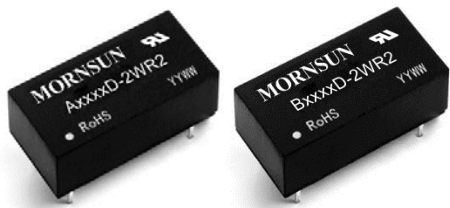


2W, 定电压输入, 隔离非稳压
正负双路/单路输出

产品特点

- 可持续短路保护
- 工作温度范围: $-40^{\circ}\text{C} \sim +85^{\circ}\text{C}$
- 效率高达 84%
- 功率密度高
- 小型 DIP 封装
- 隔离电压 1500VDC
- 无需外加元件
- 国际标准引脚方式



可持续短路保护



专利保护 RoHS



A_D-2WR2 & B_D-2WR2 系列产品是专门针对板上电源系统中需要产生一组与输入电源隔离的电压的应用场合而设计的。该产品适用于:

1. 输入电源的电压比较稳定 (电压变化范围 $\pm 10\%V_{in}$);
2. 输入输出之间要求隔离 (隔离电压 $\leq 1500\text{VDC}$);
3. 对输出电压稳定度要求不高;
4. 典型应用: 纯数字电路场合, 一般低频模拟电路场合, 继电器驱动电路, 数据交换电路场合等。

选型表

认证	产品型号	输入电压(VDC)	输出		效率(% Min./Typ.) @满载	最大容性负载* (μF)
		标称值 (范围值)	输出电压(VDC)	输出电流 (mA)(Max./Min.)		
--	B0303D-2WR2	3.3 (2.97-3.63)	3.3	400/40	66/70	220
	B0305D-2WR2		5	400/40	74/78	
UL/CE	A0505D-2WR2	5 (4.5-5.5)	± 5	$\pm 200/\pm 20$	76/80	100
	A0509D-2WR2		± 9	$\pm 111/\pm 11$	80/84	
	A0512D-2WR2		± 12	$\pm 83/\pm 8$	80/84	
	A0515D-2WR2		± 15	$\pm 67/\pm 7$	80/84	
	A0524D-2WR2		± 24	$\pm 42/\pm 4$	80/84	
--	B0503D-2WR2	5 (4.5-5.5)	3.3	400/40	70/74	220
UL/CE	B0505D-2WR2		5	400/40	76/80	
	B0509D-2WR2		9	222/22	80/84	
	B0512D-2WR2		12	167/17	80/84	
	B0515D-2WR2		15	133/13	80/84	
	B0524D-2WR2		24	83/8	80/84	
--	B0915D-2WR2	9 (8.1-9.9)	15	133/13	79/83	220
UL/CE	A1205D-2WR2	12 (10.8-13.2)	± 5	$\pm 200/\pm 20$	76/80	100
	A1209D-2WR2		± 9	$\pm 111/\pm 11$	80/84	
	A1212D-2WR2		± 12	$\pm 83/\pm 8$	79/83	
	A1215D-2WR2		± 15	$\pm 67/\pm 7$	80/84	
	A1224D-2WR2		± 24	$\pm 42/\pm 4$	80/84	
	B1205D-2WR2	12 (10.8-13.2)	5	400/40	76/80	220
	B1209D-2WR2		9	222/22	79/83	
	B1212D-2WR2		12	167/17	78/82	
	B1215D-2WR2		15	133/13	80/84	
	B1224D-2WR2		24	83/8	80/84	
--	A1515D-2WR2	15 (13.5-16.5)	± 15	$\pm 67/\pm 7$	80/84	100

UL/CE	A2405D-2WR2	24 (21.6-26.4)	±5	±200/±20	75/79	100
	A2409D-2WR2		±9	±111/±11	80/84	
	A2412D-2WR2		±12	±83/±8	79/83	
	A2415D-2WR2		±15	±67/±7	80/84	
	A2424D-2WR2		±24	±42/±4	80/84	
	B2405D-2WR2		5	400/40	75/79	220
	B2409D-2WR2		9	222/22	81/85	
	B2412D-2WR2		12	167/17	79/83	
	B2415D-2WR2		15	133/13	80/84	
	B2424D-2WR2		24	83/8	80/84	

注：*正负输出两路容性负载一样。

输入特性

项目	工作条件	Min.	Typ.	Max.	单位
输入电流（满载/空载）	3.3V 输入	—	777/40	—/70	mA
	5V 输入	—	500/35	—/60	
	9V 输入	—	278/25	—/60	
	12V 输入	—	208/20	—/50	
	15V 输入	—	159/15	—/35	
	24V 输入	—	105/10	—/30	
反射纹波电流		—	15	—	mA
冲击电压(1sec. max.)	3.3V 输入	-0.7	—	5	VDC
	5V 输入	-0.7	—	9	
	9V 输入	-0.7	—	12	
	12V 输入	-0.7	—	18	
	15V 输入	-0.7	—	21	
	24V 输入	-0.7	—	30	
输入滤波器类型	电容滤波				
热插拔	不支持				

输出特性

项目	工作条件	Min.	Typ.	Max.	单位
输出电压精度		见误差包络曲线图（图 1）			
线性调节率	输入电压变化±1%	3.3VDC 输出	—	±1.5	—
		其他输出	—	±1.2	
负载调节率	10% 到 100% 负载	3.3VDC 输出	—	15	%
		5VDC 输出	—	12	
		9VDC 输出	—	9	
		12VDC 输出	—	8	
		15VDC 输出	—	7	
		24VDC 输出	—	6	
纹波&噪声*	20MHz 带宽	—	75	200	mVp-p
温度漂移系数	100% 负载	—	—	±0.03	%/°C
输出短路保护**	A24xxD-2WR2/B24xxD-2WR2 A0512D-2WR2/A0515D-2WR2 A0524D-2WR2/B0524D-2WR2	—	—	1	s
	其他	可持续，自恢复			

注：*纹波和噪声的测试方法采用平行线测试法，具体操作方法参见《DC-DC 模块电源应用指南》。

**对于 A24xxD-2WR2/B24xxD-2WR2 系列，A0512D-2WR2/A0515D-2WR2/A0524D-2WR2/B0524D-2WR2 型号，短路时间超过 1 秒时务必切断输入电源。

通用特性

项目	工作条件	Min.	Typ.	Max.	单位
绝缘电压	输入-输出, 测试时间 1 分钟, 漏电流小于 1mA	1500	—	—	VDC
绝缘电阻	输入-输出, 绝缘电压 500VDC	1000	—	—	MΩ
隔离电容	输入-输出, 100KHz/0.1V	—	50	—	pF
	24V 输入 其他输入	—	20	—	
工作温度	温度 ≥ 85℃ 降额使用, (见图 2)	-40	—	85	℃
存储温度		-55	—	125	
工作时外壳温升	Ta=25℃	—	25	—	
引脚耐焊接温度	焊点距离外壳 1.5mm, 10 秒	—	—	300	
存储湿度	无凝结	—	—	95	%RH
开关频率	100%负载, 输入标称电压	—	100	—	KHz
平均无故障时间	MIL-HDFK-217F@25℃	3500	—	—	K hours

物理特性

外壳材料	黑色阻燃耐热塑料 (UL94-V0)
封装尺寸	20.32*10.16*8.20mm
重量	2.8g(Typ.)
冷却方式	自然空冷

EMC 特性

EMI	传导骚扰	CISPR22/EN55022	CLASS B (推荐电路见图 4)
	辐射骚扰	CISPR22/EN55022	CLASS B (推荐电路见图 4)
EMS	静电放电	A_D-2WR2	IEC/EN61000-4-2 Contact ±6KV perf. Criteria B
		B_D-2WR2	IEC/EN61000-4-2 Contact ±8KV perf. Criteria B

产品特性曲线

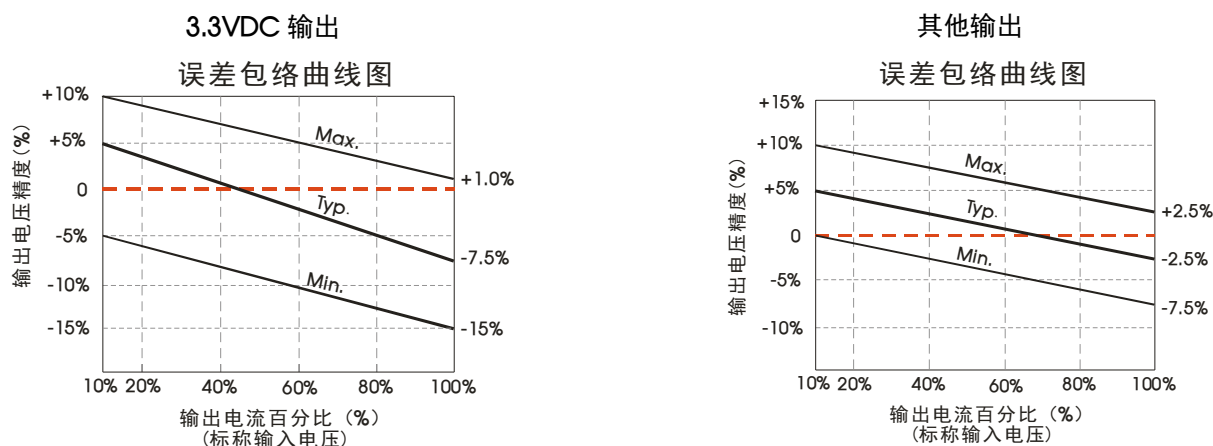


图 1

温度降额曲线图

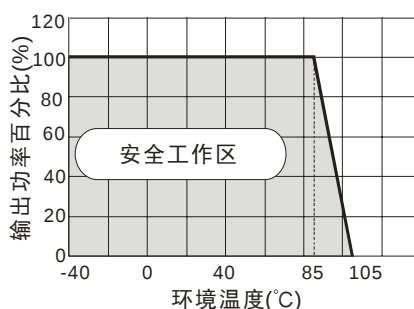
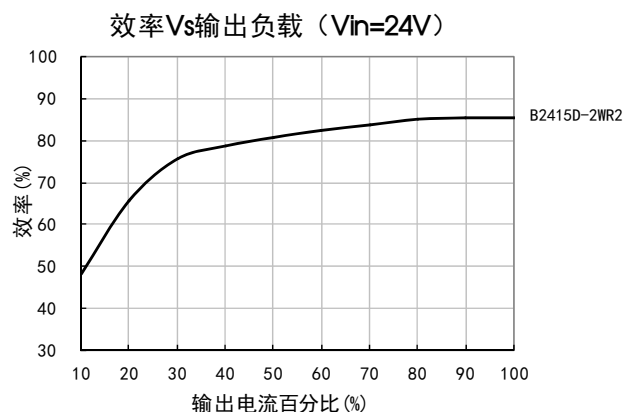
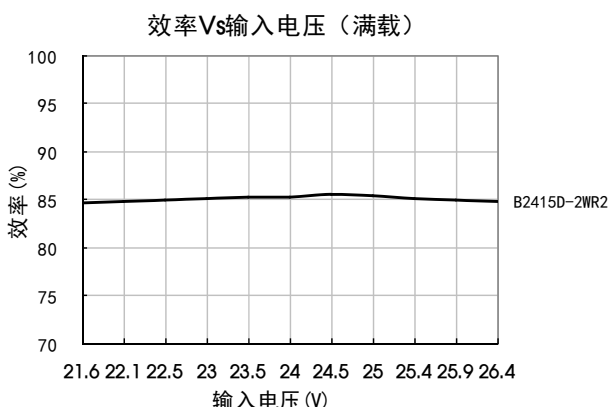
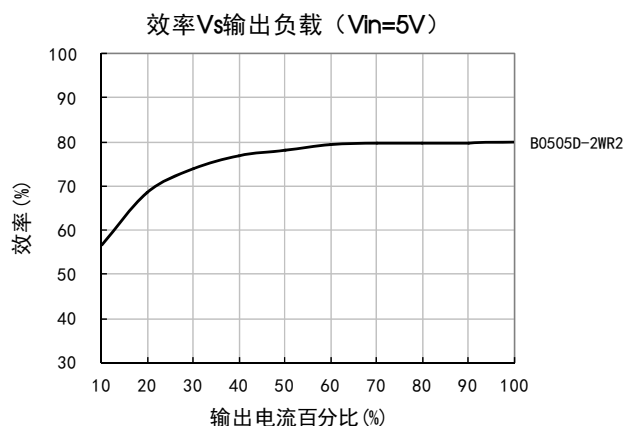
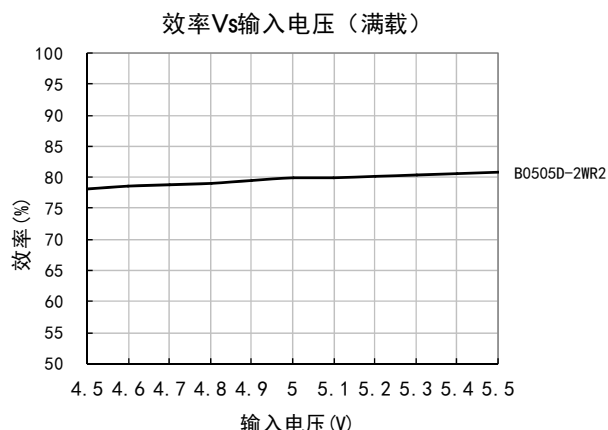


图 2



设计参考

1. 典型应用

若要求进一步减小输入输出纹波，可在输入输出端连接一个电容滤波网络，应用电路如图 3 所示。

但应注意选用合适的滤波电容。若电容太大，很可能会造成启动问题。对于每一路输出，在确保安全可靠工作的条件下，推荐容性负载值详见表 1。

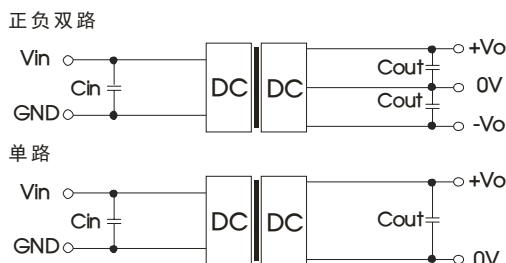


图 3

推荐容性负载值表 (表 1)

Vin (VDC)	Cin (μF)	单路输出电压 (VDC)	Cout (μF)	双路输出电压 (VDC)	Cout# (μF)
3.3	4.7	3.3	10	±5	4.7
5	4.7	5	10	±9	2.2
9	2.2	9	4.7	±12	1
12	2.2	12	2.2	±15	0.47
15/24	1	15/24	1	±24	0.47

对于实际输出功率小于 0.5W 之应用场合,建议不外接电容。

2. EMC 典型推荐电路 (CLASS B)

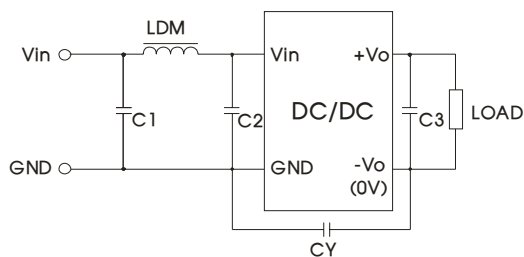


图 4

输入电压 (VDC)		3.3/5/9/12/15	24
EMI	C1/C2	4.7μF /50V	
	CY	—	1nF/2KV
	C3	参考图 3 中 Cout 参数	
	LDM	6.8μH	

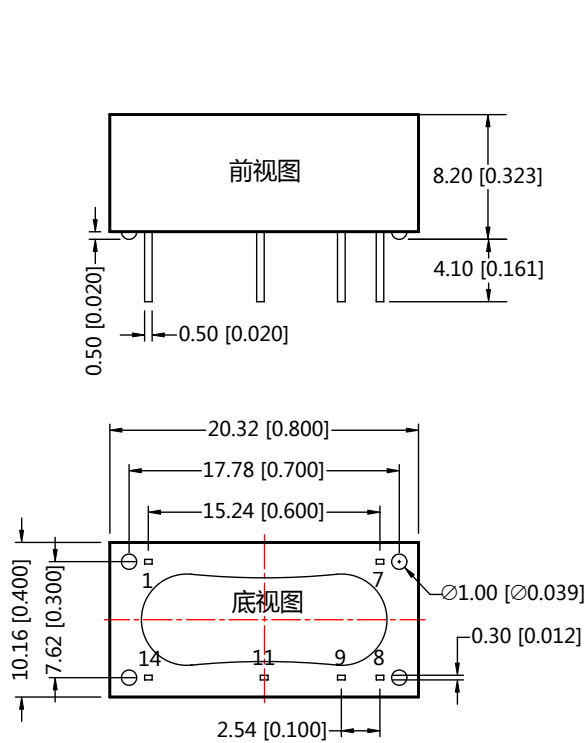
注: 1.对于 24V 输入系列需要添加 CY, CY 取值推荐为 1nF/2KV;

2.若图中元器件无附其参数说明,则此型号外圈中不需要这个元器件。

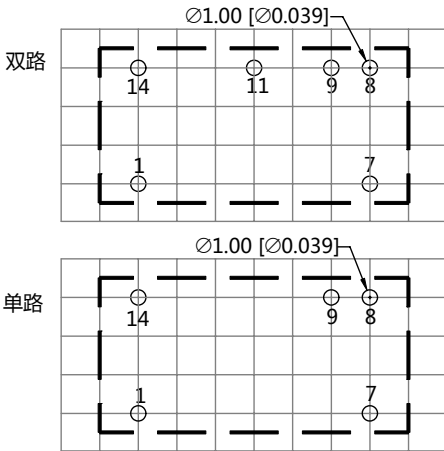
3. 输出负载要求

为了确保该模块能够高效可靠的工作,使用时,其输出最小负载不能小于额定负载的 10%。若您所需功率确实较小,请在输出端并联一个电阻,建议阻值相当于 10%额定功率,需降额使用。

外观尺寸、建议印刷版图



注：
尺寸单位:mm[inch]
端子截面公差：±0.10[±0.004]
未标注之公差：±0.25[±0.010]



注：栅格距离为2.54*2.54mm

引脚方式		
引脚	单路	双路
1	GND	GND
7	NC	NC
8	0V	0V
9	+Vo	+Vo
11	No Pin	-Vo
14	Vin	Vin

NC:不能与任何外部电路连接

- 注：
1. 包装信息请参见《产品出货包装信息》，包装包编号：58200009；
 2. 若产品工作于最小要求负载以下，则不能保证产品性能均符合本手册中所有性能指标；
 3. 最大容性负载均在输入电压范围、满负载条件下测试；
 4. 本文数据除特殊说明外，都是在 $T_a=25^{\circ}\text{C}$ ，湿度<75%，输入标称电压和输出额定负载时测得；
 5. 本文所有指标测试方法均依据本公司企业标准；
 6. 以上均为本手册所列产品型号之性能指标，非标准型号产品的某些指标会超出上述要求，具体情况可直接与我司技术人员联系；
 7. 我司可提供产品定制；
 8. 产品规格变更恕不另行通知。